

CURRICULUM VITAE



INFORMAZIONI PERSONALI

Nome **VITALE GIULIO**
Indirizzo **VIA MATTEOTTI, 25/A – 20020 – ARESE (MI)**
Telefono **02 9380905**
Fax
E-mail **gvitale@tiscali.it**

Nazionalità Italiana
Data di nascita 04 DICEMBRE 1949

ESPERIENZA LAVORATIVA

- **1996 - 2014** Docente di ruolo per le materie: Sistemi Digitali e Telecomunicazioni.
ITCS Erasmo da Rotterdam – Bollate (MI)
- Nome e indirizzo del datore di lavoro Istituto Tecnico
- Tipo di azienda o settore Tempo indeterminato
- Tipo di impiego “Figura obiettivo per i rapporti con l’esterno”.
- Principali mansioni e responsabilità Incarichi attuali, oltre alla normale docenza:
 - ideatore e responsabile del progetto “**Learning week** su : “lo robot.....interazione tra uomo macchine e ambiente nelle performance artistiche”, in collaborazione con il Laboratorio di Intelligenza Artificiale del Politecnico di Milano, la Fondazione Odisseo Space e la Fondazione Clerici, che si svolgerà nelle settimane dal 15 al 20 di settembre 2014 e dal 2 al 7 di febbraio 2015 con l'Erasmo da Rotterdam come scuola capofila;
 - responsabile della “**Network Academy Cisco System**” attivata presso l'Erasmo da Rotterdam per la preparazione degli studenti alla certificazione professionale CCNA;
 - ideatore e responsabile del progetto “**Laboratorio Permanente di Robotica Didattica**”, attivo nell'Istituto dal 1998, riconosciuto e inserito negli University Program delle società Xilinx e Texas Instruments;
 - referente per l'Erasmo da Rotterdam per la **Rete delle Scuole** per la Robocup Junior Italia e organizzazione e preparazione delle squadre per le edizioni di Pisa 2014, Pescara 2013, Trento 2012, Catania 2011, Vicenza 2010, Torino 2009;
 - membro del Consiglio d'Istituto a partire dall'a.s. 2004/2005;
 - partecipazione alle attività del Comitato Scientifico-Didattico.

Nello stesso periodo (1996–2014):

- Collaborazione con l'**Accademia AIMS** (Advanced International Mini-Invasive Surgery) per la formazione di giovani tecnici nell'utilizzo di strumenti di progettazione di sistemi basati su tecnologia “All Programmable Embedded System”;
- Attività di consulenza nell'ambito dei Sistemi Embedded di tipo System On Chip:
- Progettazione di firmware in ambiente ARM Cortex-M0-M3-M4, PowerPC, Microblaze, Picoblaze, Microchip, single e multiple processor, per applicazioni digital signal processing, robotica e automazione industriale, data communication, domotica.
- Progettazione hardware FPGA nei medesimi settori sopra indicati.
- Training in corsi standard e avanzati per Xilinx in ambito Digital Signal Processing ed Embedded Systems;
- Realizzazione di algoritmi e modelli di simulazione in ambiente Matlab per la verifica del comportamento di sistemi di modulazione COFDM per lo standard ISDBT, cancellatori d'eco acustico Newton-LMS, filtri adattativi con strutture di predittori lattice, compressione MPEG2.

- **1995 - 1996**
 - Nome e indirizzo del datore di lavoro
 - Tipo di azienda o settore
 - Tipo di impiego
 - Principali mansioni e responsabilità
- Senior Field Application Engineer
Cirrus Logic Italia, via Canonica - Milano
- Filiale italiana di una società statunitense produttrice di componenti elettronici VLSI per il mercato del Personal Computer e delle Telecomunicazioni.
Tempo indeterminato
Responsabile tecnico per il mercato italiano.
- **1987 - 1995**
 - Nome e indirizzo del datore di lavoro
 - Tipo di azienda o settore
 - Tipo di impiego
- Docente di ruolo per le materie: Elettronica e Controlli
ITCS Erasmo da Rotterdam – Bollate (MI)
- Istituto Tecnico
Tempo indeterminato
- Nello stesso periodo (1987 – 1995)**
- Collaborazione in qualità di consulente e trainer per Xilinx Italia come docente responsabile dei corsi di formazione all'interno delle maggiori società italiane del settore dell'elettronica e delle telecomunicazioni, per l'introduzione delle tecnologie FPGA
 - Integrazione di FPGA in progetti nell'ambito delle Telecomunicazioni (radio-fari e sistema Tacan, modulatori FSK, router di interconnessione tra fasci SDH e HDSL, sistemi di supervisione remota per Base-Station GSM, ecc.)
 - Integrazione di FPGA in progetti nell'ambito dell'automazione industriale e sviluppo di "chip set" e periferiche customizzate da interfacciare con microprocessori standard della famiglia 8086 per apparecchiature satellitari.
- **1984 – 1987**
 - Nome e indirizzo del datore di lavoro
 - Tipo di azienda o settore
 - Tipo di impiego
 - Principali mansioni e responsabilità
- Telecommunication Field Application Engineer
Advanced Micro Devices, via Novara - Milano
- Filiale italiana di una società statunitense di progettazione, produzione e vendita di componenti elettronici digitali VLSI.
Tempo indeterminato
Responsabile tecnico per il Sud Europa dei mercati Telecom e Militare
- **1982 - 1984**
 - Nome e indirizzo del datore di lavoro
 - Tipo di azienda o settore
 - Tipo di impiego
 - Principali mansioni e responsabilità
- System Engineer per il supporto e la consulenza nelle applicazioni di microprocessori e di sistemi "single board computer" delle società Advanced Micro Devices e National Semiconductor
LASI Elettronica - Milano
- Distribuzione e vendita di componenti e sistemi elettronici
Contratto di consulenza
Responsabile del supporto tecnico al mercato italiano per le linee di prodotti destinati allo sviluppo ed al progetto di sistemi elettronici modulari basati su Single Board Computer.
- **1978 - 1982**
 - Nome e indirizzo del datore di lavoro
 - Tipo di azienda o settore
 - Tipo di impiego
 - Principali mansioni e responsabilità
- Docente di Telecomunicazioni
ITIS "Meucci" – Cittadella (PD)
- Istituto Tecnico
Incarico annuale
Docente in una serie di corsi di aggiornamento, destinati agli insegnanti di materie tecniche nell'ambito dell'elettronica e delle telecomunicazioni, per l'introduzione delle tecnologie digitali nella didattica dei curricula tecnici specifici, organizzati dal Provveditorato agli Studi di Padova.
- Nello stesso periodo (1978 – 1982)**
- attività di consulenza** nell'ambito della progettazione hardware e firmware di sistemi di controllo per macchine e impianti industriali con la società Microind – Microinformatica Industriale, System Integrator della Texas Instruments per la famiglia di microprocessori TMS9000.

ISTRUZIONE E FORMAZIONE

- **Maggio 2010**
 - Nome e tipo di istituto di istruzione o formazione
 - Principali materie / abilità professionali oggetto dello studio
 - Qualifica conseguita
 - **2004 – 2006**
 - Nome e tipo di istituto di istruzione o formazione
 - Principali materie / abilità professionali oggetto dello studio
 - Qualifica conseguita
 - **2002 - 2003**
 - Nome e tipo di istituto di istruzione o formazione
 - Principali materie / abilità professionali oggetto dello studio
 - Qualifica conseguita
 - **2001 - 2002**
 - Nome e tipo di istituto di istruzione o formazione
 - Principali materie / abilità professionali oggetto dello studio
 - Qualifica conseguita
 - **1976 - 1978**
 - Nome e tipo di istituto di istruzione o formazione
 - Principali materie / abilità professionali oggetto dello studio
 - Qualifica conseguita
 - **1976**
 - Nome e tipo di istituto di istruzione o formazione
 - Principali materie / abilità professionali oggetto dello studio
 - Qualifica conseguita
- Certificazione eipass® "Robotics base" (Raccomandazione Unione Europea 18-12-2006)
Società di certificazione CERTIPASS srl
- Esperto nella docenza di sistemi digitali in applicazioni di robotica didattica
- Istruttore
- Certificazione per la docenza in corsi di "Progettazione di sistemi Embedded con FPGA"
- XILINX DESIGN CENTER di Londra
- Docenza nei Corsi di progettazione hardware e software di Sistemi Embedded con applicazioni nell'ambito dell'elaborazione dei segnali per la trasmissione di dati
- Instructor
- Certificazione per la docenza in corsi di "Design of Digital Signal Processing systems with programmable logic"
- XILINX DESIGN CENTER di Londra
- Docenza nei Corsi di progettazione di Sistemi DSP con l'uso di FPGA
- Instructor
- Certificazione CCAI (Cisco Certified Academy Instructor)
Regional Academy SIAM di Via S. Marta, Milano
- Docenza nei Corsi di E-Learning per la progettazione di reti dati di piccole e medie dimensioni (LAN + WAN)
- CCAI (Cisco Certified Academy Instructor)
- Specializzazione in "Applicazioni di modelli informatici allo studio del territorio"
C.S.A.T.A. (Centro Studi e Applicazioni in Tecnologie Avanzate), attualmente Tecnopolis, presso l'Università degli Studi di Bari
- Progettazione di modelli dinamici per l'analisi e l'aggregazione di entità territoriali definite tramite un numero elevato di indicatori statistici
- Specializzazione post Laurea
- Laurea in Ingegneria Elettronica (109/110) conseguita presso l'Università degli Studi di Napoli

PRIMA LINGUA

ITALIANO

ALTRE LINGUE

INGLESE

- Capacità di lettura
- Capacità di scrittura
- Capacità di espressione orale

OTTIMA

BUONA

DISCRETA

CAPACITÀ E COMPETENZE GENERALI

CAPACITÀ E COMPETENZE
RELAZIONALI

ACQUISITE IN MOLTI ANNI DI INSEGNAMENTO, DI INTERAZIONE CON TEAM DI PROGETTI APPARTENENTI A SOCIETÀ DI TUTTE LE DIMENSIONI, DI GESTIONE DI GRUPPI DI LAVORO E DI ATTIVITÀ DI TRAINING PER VARIE AZIENDE ORIENTATO ALL'INTRODUZIONE E ALL'USO DI NUOVE TECNOLOGIE NELLA PROGETTAZIONE E REALIZZAZIONE DI SISTEMI ELETTRONICI.

CAPACITÀ E COMPETENZE ORGANIZZATIVE	PARTECIPAZIONE A VARI CORSI DI FORMAZIONE NELLE TECNICHE DI MARKETING E DI GESTIONE DEI GRUPPI DI LAVORO PRESSO LA ADVANCED MICRO DEVICES E PRESSO LA CIRRUS LOGIC, EROGATI DA SOCIETÀ INTERNAZIONALI SPECIALIZZATE NEL TRAINING IN QUESTO CAMPO.
CAPACITÀ E COMPETENZE TECNICHE SPECIFICHE	PROGETTAZIONE E PROGRAMMAZIONE DI CALCOLATORI E SISTEMI DESTINATI AL CONTROLLO DI PROCESSO E AL TRATTAMENTO DIGITALE DEI SEGNALI; PROGETTAZIONE DI HARDWARE E FIRMWARE ASIC E DI ENBEDDED SYSTEMS; PROGETTAZIONE DI RETI DATI.
PUBBLICAZIONI SU RIVISTE E RELAZIONI A CONVEGNI	<p>2011</p> <ul style="list-style-type: none"> - Una piattaforma flessibile per la Robotica Didattica - (Relazione al convegno DIDAMATICA 2011, Politecnico di Torino, ISBN 9788890540622); - Una piattaforma flessibile per la Robotica – (Elettronica-In, Febbraio 2011); - Il robot didattico Nessie: il nuovo che avanza (Elettronica-In, Marzo 2011); - Verso Nessie 2012: considerazioni su un inseguitore di linea a 128 bit, (Elettronica-In, Ottobre 2011); - Implementazione in FPGA di un regolatore PID per motori in corrente continua, (Elettronica-In, Novembre 2011); <p>2012</p> <ul style="list-style-type: none"> - FPGA enable flexible platform for high school robotics, (Xcell journal, issue 79, second quarter 2012); <p>2013</p> <ul style="list-style-type: none"> - Nessie2013, dal laboratorio di robotica alla didattica curriculare - (Relazione al convegno DIDAMATICA 2013, CNR di Pisa, pubblicato dalla rivista online Bricks dell'Associazione Italiana Calcolo Automatico).